**Lauterbach Announces Full Support for Next-Generation Arm C1 CPUs**

*Hoehenkirchen, Germany—December, 02, 2025 — Lauterbach’s market-leading TRACE32 solutions now also support the leading-edge Arm®v9.3 C1 CPU family: the C1-Nano, C1-Pro, C1-Premium and C1-Ultra. TRACE32 support includes simultaneous debugging of the CPU cores as well as non-intrusive CPU trace capture.*

All four Armv9.3 C1 processors launched [earlier this year](https://newsroom.arm.com/news/announcing-lumex-css-platform-ai-era) and are now being deployed in next generation systems. From Nano to Ultra, feature the groundbreaking Scalable Matrix Extension 2 (SME2), which accelerates matrix-orientated compute workloads directly on device. Through SME2, the Arm C1 CPU cluster delivers up to 3x improved efficiency and 5x AI speed-up compared to the previous generation CPU cluster.

Lauterbach’s TRACE32® supports the entire Product Life Cycle (PLC) from Pre-Silicon to Prototyping & Testing to In-Field analysis including cloud-based debugging and profiling. It provides the broadest support for emulators, simulators and virtual targets in the industry as well as hardware-accelerated debugging and real-time tracing of all Arm cores.

TRACE32® solutions consist of the universal PowerView debugging and tracing software as well as debug and trace accelerator modules. While Lauterbach’s intelligent PowerDebug modules provide highest download speeds and smallest response times for efficient debugging and test automation, PowerTrace real-time trace modules provide full insights into what the CPUs and other cores of an Armv9.3 system are doing without impacting its real-time performance in any way. Trace analysis including code coverage measurements can support bringing designs to market faster, safer, and more reliably than ever across robotics, automotive, cloud, and edge applications.

TRACE32® enables simultaneous debugging and tracing of the Arm and other cores in a SoC; a unique capability to cover the whole system. It does not matter whether the system is SMP (Symmetric Multiprocessing), AMP (Asymmetric Multiprocessing), or iAMP (Integrated Asymmetrical Multiprocessing). Lauterbach's innovative iAMP debug and trace technology enables developers to debug multicore systems with identical CPU instruction sets in just one TRACE32® PowerView GUI.

“The newest Armv9.3 C1 CPUs deliver impressive advances in computing performance and energy efficiency”, says Dr. Markus Herdin, Head of Marketing at Lauterbach GmbH. “As the Arm platform continues to define the edge AI computing landscape, our longstanding partnership makes it imperative we evolve TRACE32 to give developers the most advanced tools to build and optimize on Arm. "

“As our partners develop increasingly complex SoCs for future edge AI applications, debug and trace visibility is essential,” said Stefan Rosinger, senior director, CPU product management, Edge AI Business Unit, Arm. “By extending TRACE32 support to our new Arm C1 CPUs, Lauterbach is helping developers to unlock the full performance potential of the Armv9.3 architecture from day one, accelerating time to market and ensuring reliability across the entire product lifecycle.”

Lauterbach’s TRACE32® enables developers to provide innovations even faster and easier.

About Lauterbach

Lauterbach is the leading manufacturer of cutting-edge development tools for embedded systems with more than 45 years of experience. It is an international, well-established company, serving customers all over the world, partnering with all semiconductor manufacturers and growing steadily. At the headquarters in Hoehenkirchen, near Munich, the engineering team develops and produces highly proficient and specialized, easy-to-use Development Tools under the brand TRACE32®. Branch offices in United Kingdom, Italy, France, Tunisia, on the East and West coasts of the United States, Japan and China and highly qualified sales as well as support engineers in many other countries make Lauterbach’s full product range available worldwide.

For more information please visit <http://www.lauterbach.com/>

Press contact:

Verena Strasser, Lauterbach GmbH

Altlaufstraße 40, 85635 Höhenkirchen-Siegertsbrunn

Telefon +49 (8102) 9876 182

E-Mail: [press@lauterbach.com](mailto:press@lauterbach.com)

**Lauterbach kündigt vollständige Unterstützung für Arm C1-CPUs der nächsten Generation an**

*Höhenkirchen, 02. Dezember 2025 - Lauterbachs marktführende TRACE32-Lösungen unterstützen jetzt auch die führende Arm®v9.3 C1-CPU-Familie: die C1-Nano, C1-Pro, C1-Premium und C1-Ultra. Die TRACE32-Unterstützung umfasst simultanes Debugging der CPU-Cores sowie non-intrusive CPU-Trace-Capture.*

Alle vier Armv9.3 C1-Prozessoren wurden [Anfang des Jahres eingeführt](https://newsroom.arm.com/news/announcing-lumex-css-platform-ai-era) und werden nun in Systemen der nächsten Generation eingesetzt. Von Nano bis Ultra verfügen sie über die bahnbrechende Scalable Matrix Extension 2 (SME2), die Matrix-orientierte Rechenlasten direkt auf dem Gerät beschleunigt. Durch SME2 bietet der Arm C1 CPU-Cluster eine bis zu dreifach verbesserte Effizienz und eine bis zu fünffache Beschleunigung der KI im Vergleich zur vorherigen CPU-Cluster-Generation.

Lauterbachs TRACE32® unterstützt den gesamten Product Life Cycle (PLC) von Pre-Silicon über Prototyping & Testing bis hin zur In-Field-Analyse einschließlich Cloud-basiertem Debugging und Profiling. Es bietet die branchenweit umfassendste Unterstützung für Emulatoren, Simulatoren und virtuelle Targets sowie hardwarebeschleunigtes Debugging und Echtzeit-Tracing aller Arm-Cores.

TRACE32®-Lösungen bestehen aus der universellen Debugging- und Tracing-Software PowerView sowie Debug- und Trace-Beschleunigungsmodulen. Während die intelligenten PowerDebug-Module von Lauterbach höchste Download-Geschwindigkeiten und kürzeste Antwortzeiten für effizientes Debugging und Testautomatisierung bieten, ermöglichen die PowerTrace-Echtzeit-Trace-Module vollständige Einblicke in das Verhalten der CPUs und anderer Cores eines Armv9.3-Systems, ohne dessen Echtzeit-Performance in irgendeiner Weise zu beeinträchtigen. Trace-Analysen, einschließlich Code-Abdeckungsmessungen, können dazu beitragen, dass Designs in den Bereichen Robotik, Automotive, Cloud und Edge-Anwendungen schneller, sicherer und zuverlässiger als je zuvor auf den Markt gebracht werden.

TRACE32® ermöglicht gleichzeitiges Debugging und Tracing des Arm und anderer Cores in einem SoC; eine einzigartige Fähigkeit, das gesamte System abzudecken. Dabei spielt es keine Rolle, ob das System SMP (Symmetric Multiprocessing), AMP (Asymmetric Multiprocessing) oder iAMP (Integrated Asymmetrical Multiprocessing) ist. Lauterbachs innovative iAMP Debug- und Trace-Technologie ermöglicht es Entwicklern, Multicore-Systeme mit identischen CPU-Befehlssätzen in nur einer TRACE32® PowerView GUI zu debuggen.

„Die neuesten Armv9.3 C1-CPUs bieten beeindruckende Fortschritte in Sachen Rechenleistung und Energieeffizienz“, sagt Dr. Markus Herdin, Head of Marketing bei der Lauterbach GmbH. "Da die Arm-Plattform weiterhin die KI-Computing-Landschaft definiert, ist es aufgrund unserer langjährigen Partnerschaft unerlässlich, dass wir TRACE32 weiterentwickeln, um Entwicklern die fortschrittlichsten Tools für die Entwicklung und Optimierung auf Arm zur Verfügung zu stellen. "

"Da unsere Partner immer komplexere SoCs für zukünftige Edge-KI-Anwendungen entwickeln, sind Debug- und Trace-Transparenz unerlässlich", so Stefan Rosinger, Senior Director, CPU Product Management, Edge AI Business Unit, Arm. „Durch die Ausweitung der TRACE32-Unterstützung auf unsere neuen Arm C1-CPUs hilft Lauterbach den Entwicklern, das volle Leistungspotenzial der Armv9.3-Architektur vom ersten Tag an auszuschöpfen, die Markteinführung zu beschleunigen und die Zuverlässigkeit über den gesamten Produktlebenszyklus sicherzustellen.“

Lauterbachs TRACE32® ermöglicht es Entwicklern, Innovationen noch schneller und einfacher bereitzustellen.

Über Lauterbach

Lauterbach ist der führende Hersteller von hochmodernen Entwicklungswerkzeugen für eingebettete Systeme mit mehr als 45 Jahren Erfahrung. Als internationales, etabliertes Unternehmen beliefert Lauterbach Kunden in aller Welt, arbeitet mit allen Halbleiterherstellern zusammen und wächst stetig. Am Hauptsitz in Höhenkirchen bei München entwickelt und produziert das Ingenieurteam unter der Marke TRACE32® hochspezialisierte und einfach zu bedienende Entwicklungswerkzeuge. Niederlassungen in Großbritannien, Italien, Frankreich, Tunesien, an der Ost- und Westküste der USA, in Japan und China sowie hochqualifizierte Vertriebs- und Support-Ingenieure in vielen weiteren Ländern machen die gesamte Produktpalette von Lauterbach weltweit verfügbar.

Für weitere Informationen besuchen Sie bitte <http://www.lauterbach.com/>

Pressekontakt:

Verena Strasser, Lauterbach GmbH

Altlaufstraße 40, 85635 Höhenkirchen-Siegertsbrunn

Telefon +49 (8102) 9876 182

E-Mail: [press@lauterbach.com](mailto:press@lauterbach.com)